

回路シミュレータ SPICE 入門 第 10 章

オペアンプ OPA 604

前回は, EL 34 シングル・パワー・ アンプをシミュレーションしまし た. EL 34 のドライブに要する信号 電圧は約 40 V_{P-P}です。一方,多く の IC オペアンプの電源電圧の絶対 最大定格は 36 V (±18 V), あるい は 44 V (±22 V) ですから, EL 34 をICオペアンプでドライブするこ とは困難です。そこで、前回は真空 管オペアンプ K 2-W でドライブし たわけです.

ただし К 2-W はとっくの昔に製 造中止ですから, K 2-W 相当回路を 自作しなければなりません。 当然の ことながら、全回路はたいへん複雑 になります。

もし高耐圧の IC オペアンプがあ れば、アンプの製作はとても容易に なります。 耐圧が 100 V 以上の IC オペアンプは非常に高価ですが, EL 34のドライブ電圧は 40 V_{p-p} もあれば十分ですから,50 V 程度の 耐圧のオペアンプでよいはずです。

実は、格好のオペアンプがありま す。旧バーブラウン製で、現在はTI 社から発売されている FET 入力型 オペアンプ OPA 604 です。

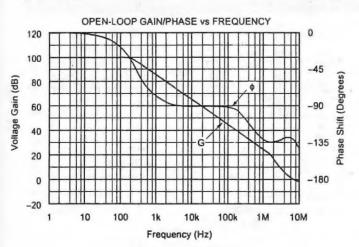
OPA 604 の耐圧は規格によると 50 V です。第1表に OPA 604 の主 要電気的特性を示します。データ・ シートによれば、OPA 604 はきわ めて低ひずみ, かつ全帰還で安定で す (第1図)。半導体パワー・アンプ のドライブ段に用い好結果を得た体 験から、真空管のドライブにも使え ると判断しました。

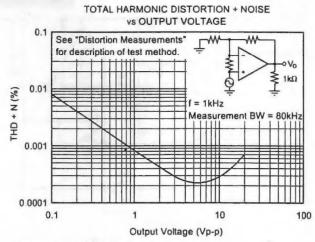
IC オペアンプ・ドライブの EL 34 シングル・アンプ

前号のオペアンプK2-Wを OPA 604 に置き換えるという方針 で、回路を設計しました。SIMetrix で作成した回路図を第2図に示しま す。回路構成は前号のパワー・アン プと同じです.

ただし、今回は R 3 の値を 2 kΩ $\rightarrow 1 k\Omega$ に減らし、クローズド・ルー プ・ゲインを約6dB増やしていま す。つまり、帰還量を減らしていま す. R3を2kΩにすると安定性が 低下します.

OPA 604のデバイス・モデル OPA 640 E/BB は、下記のサイト http://www.orcadpcb.com /pspice/models.asp?bc=F





〈第1図〉OPA 604 のオープン・ループ・ゲイン(ボーデ線図)と出力ひずみ率特性(データ・シートより)

	條件	最小	標準	最大	単位
オフセット電圧 入力			±1	±5	mV
平均ドリフト			±8		μV/°C
電源抑圧比	Vs=±5~20 V	80	100		dB
入力パイアス電流	$V_{CM}=0 V$		50		pA
入力オフセット電流	$V_{CM}=0 V$		±3		pA
雜音 入力電圧雑音 $f=10 \text{ Hz}$			25		mV/√H:
f=1 kHz			11		"
f=10 kHz			10		"
電圧雑音(BW=20~20 kHz)			1.5		μVp-p
電流雑音密度(f=0.1 Hz~20 kHz)			4		fA/VH2
コモン・モード抑圧比	$V_{CM}=\pm 12 \text{ V}$	80	100		dB
入力インピーダンス 差動 コモン・モード			$\frac{10^{12}/8}{10^{12}/10}$		Ω/pF
オープン・ループ利得	$V_0 = \pm 10 \text{ V}$ $R_L = 1 \text{ k}\Omega$	80	100		dB
周波数特性 利得帯域幅	G=100		20		MHz
スルーレイト	$20V_{p-p}, R_L = 1k\Omega$	15	25		V/µs
出力電圧		±11	±12		V
出力電流	R _L =600 Ω		±35		mA
回路短絡電流	$V_0 = \pm 12 \text{ V}$		±40		mA
出力抵抗(オープン・ループ)			25		Ω

〈第1表〉 TI (旧パープ ラウン) OPA 604オペアン プの主要電気 的特性 (Vs=±15 V,Ta=25°C)

において公開されているライブラリ・ファイル burr_brn. lib に収められているものです。このライブラリには OPA 604/BB というモデルもありますが、このモデルはオペアンプの入力容量を考慮しないので、AC 解析の信頼度が落ちます。

シミュレーションには、オペアン プの入力容量を考慮した OPA 604 E/BB の使用を推奨します。

ちなみに、604 E の E は、Enhanced model (強化モデル) を意味します。Enhanced model は雑音特性も正確にシミュレーションできます。

Burr brn. lib の組み込み

SIMetrix で OPA 604 E/BB を 使うには、デバイス・モデルを登録 しなければなりません。手順を以下 に示します。

[手順1]

上記の Web サイトからモデル・

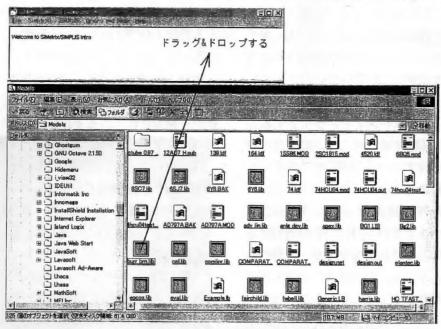
ライブラリ burr_brn. lib をダウン ロードします。そして burr_brn. lib を C:¥Program Files¥SIMetrix Intro42¥Models フォルダにコピ ーします。

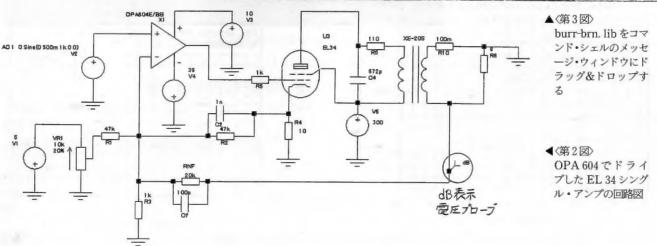
[手順2]

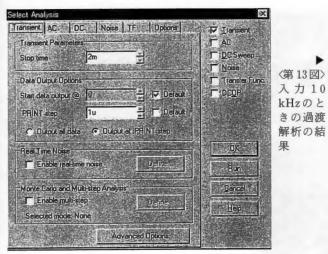
SIMetrix.exe を起動して、コマンド・シェルを呼び出します。そして Explore を用い、¥SIMetrix Intro42¥Models フォルダのファイル burr_brn. lib をコマンド・シェルのメッセージ・ウィンドウにドラッグ & ドロップします (第3図)。

[手順3]

コマンド・シェルのメニューから [File]→[Model Library]→ [Associate Models and Symbols ……] をクリックします (第4図).







〈第 12 図〉 10 kHz のひずみ率をシミュレーションするための過度解析の設定

渡解析の設定は**第9図**のようにしてください。Output all data/Output at .PRINT step の選択はかならず後者を指定してください。

過渡解析を実行すると,第 10 図 のグラフが得られます.このグラフ・ウィンドウのメニューから [Measure] \rightarrow [B Plot Fourier of Selected Curve] をクリックしてください.第 11 図のグラフが得られます.

基本波 (1 kHz): 10.6 V

2nd (2 kHz): 1.98 mV 3rd (3 kHz): 4.41 mV と読み取れます。したがって, 第2調波ひずみ率=0.019% 第3調波ひずみ率=0.042% です。真空管アンプとしては, きわ めて低ひずみといえます。

V2の周波数を10kHzに設定 し,過渡解析の設定を**第12図**のよ うに定めてください。Output all data/Output at .PRINT step の 選択は、ここでもならず後者を指定 します。

過渡解析に続くフーリエ解析結果 を第13図に示します。

基本波 (10 kHz): 10.6 V 2nd (20 kHz): 14.3 mV 3rd (30 kHz): 38.9 mV と読み取れます。したがって、 第 2 調波ひずみ率=0.13% 第 3 調波ひずみ率=0.37% です。 30 kHz における帰還量は数 dB に過ぎませんが、意外に低ひず みです。

(3) 出力インピーダンス

本パワー・アンプの出力インピー ダンスをシミュレーションしましょ う. 第8図において V 2 を除去し, オペアンプの非反転入力端子を接地 します。それから,負荷抵抗 R 8=8 Ω 除去し,「AC 電流源」(y=z=0 [Place] \rightarrow [Sources] \rightarrow [AC Current Source] から呼び出す)を配置します (第 14 図)。

AC 電流の値は既定の1とします (1Aとしてはいけません.1Aは1atto アンペアすなわち 10^{-18} アンペアと解 釈されます)。

AC 解析を設定し実行してくださ い. **第** 15 図が得られます。

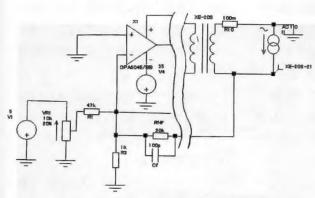
RNF= $20 \, \mathrm{k}\Omega$ の場合の出力インピーダンスは、 $1 \, \mathrm{kHz}$ において $0.23 \, \Omega$ 、 $20 \, \mathrm{kHz}$ において $1.5 \, \Omega$ と読み取れます。

◆参考文献

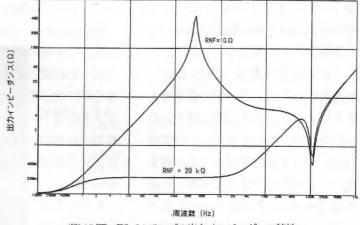
(1)棚木義則編著「電子回路シミュレータ PSpice 入門編」pp. 154-157, CQ 出版㈱, 初版 2003 年 11 月。

◆引用文献

TI社 OPA 604 データ・シート



〈第14図〉出力インピーダンス測定時の回路接続



〈第 15 図〉 EL 34 アンプの出力インピーダンス特性